

NPERC-J設立準備会第4回ワークショップ

# NPERC-J

## 「パワー集積化チップが拓く サイバーフィジカルシステムへの期待」

日時 | 7月12日(金)  
10:00~(開場 9:20)

会場 | 芝浦工業大学  
芝浦キャンパス 8階 大講義室(802教室)  
JR「田町駅」から徒歩3分  
<http://www.shibaura-it.ac.jp/access/>

Next Generation Power Electronics System  
Research Consortium of Japan



次世代パワーエレクトロニクス・  
システム研究コンソーシアム

4th Pre-consortium NPERC-J Workshop

**Next Generation Power Electronics & Systems:  
Prospects of Power Integrated Chips for  
Cyber-Physical Systems**

主催: NPERC-J 設立準備会(プレ・コンソーシアム)  
Web page: <http://www.iwailab.ep.titech.ac.jp/NPERC-J/>



NPERC-J 4<sup>th</sup> Workshop 7月12日(金) 芝浦工大 芝浦キャンパス

「パワー集積化チップが拓くサイバーフィジカルシステムへの期待」  
Prospects of power integrated chips for cyber-physical systems

10:00～10:05 挨拶 NPERC-J座長 大橋弘通

10:05～10:35 「サイバーフィジカルシステムへのアプローチと次世代電力供給システムへのインパクト」

門勇一(京都工芸繊維大学)、山崎幹夫(NTT-F総研)

10:35～11:05 「データセンターにおける次世代電力供給システムの視点からの研究課題」

二宮 保(九州大学 名誉教授)

11:05～11:35 「CPS用システムデバイス」

大村 一郎(九州工業大学)

11:35～11:50 休憩

11:50～12:55 パネル討論

「パワー集積化チップが拓くサイバーフィジカルシステムへの期待」

司会:大橋弘通(NPERC-J座長)

パネリスト

i. 桜井 貴康(東京大学)

ii. 大村 一郎(九州工業大学)

iii. 荒井 純一(工学院大学)

iv. 二宮 保(九州大学 名誉教授)

v. 門 勇一(京都工芸繊維大学)

12:55～13:00 クロージングリマーク

NPERC-J 副座長 河村篤男(横浜国立大学)

○講演:日本語

○申し込み方法:

席に限りがありますので、事前に事務局までお申し込みください。その際、会社または団体名・所属・役職・氏名(ふりがな)・連絡先(メール・電話・FAX)をお知らせください。

○参加費:5000円、学生1000円 (NPERC-J会員は無料)

事務局:村上進 nperc-j@iwailab.ep.titech.ac.jp

Tel:029-861-2923 FAX:029-861-2773

主催: NPERC-J 設立準備会(プレ・コンソーシアム)

Web page: <http://www.iwailab.ep.titech.ac.jp/NPERC-J/>



# NPERC-J 4<sup>th</sup> Workshop

## 「Prospects of power integrated chips for cyber-physical systems」

July 12, 2013 at Shibaura Inst. of Tech Shibaura Campus, Tokyo

9:20- room open

10:00~10:05 Welcome address

Hikomichi Ohashi (NPERC-J Chairman)

10:05~10:35 「Approach to A Cyber-Physical System and Its  
Impact on Future Power-Supply System」

Yuichi Kado (Kyoto Inst. of Tech.)

and Mikio Yamasaki (NTT Facilities Res. Inst. Inc.)

10:35~11:00 「Research Challenges from Future Power-Supply  
System in A Data Center」

Tamotsu Ninomiya (Prof. emeritus at Kyusyu Univ.)

11:05~11:35 「System Devices for CPS」

Ichiro Omura (Kyushu Inst. of Tech. )

11:35~11:50 Break

11:50~12:55 **Panel Discussion**

## 「Prospects of power integrated chips for cyber-physical systems」

Chair: Hiromichi Ohashi (NPERC-J Chair)

Panelists

i. Takayasu Sakurai (The Univ. of Tokyo)

ii. Ichiro Omura (Kyushu Inst. of Tech.)

iii. Jyunichi Arai (Kogakuin University)

iv. Tamotsu Ninomiya (Prof. emeritus at Kyusyu Univ.)

v. Yuichi Kado (Kyoto Inst. of Tech)

◆12:55 Closing Remarks

Atsuo Kawamura (NPERC-J Vice-Chairman, Yokohama Nat'l Univ.)

secretary: Susumu Murakami nperc-j@iwailab.ep.titech.ac.jp

Tel:029-861-2923 FAX:029-861-2773

<http://www.iwailab.ep.titech.ac.jp/NPERC-J/>

Sponsor: NPERC-J

Web page: <http://www.iwailab.ep.titech.ac.jp/NPERC-J/>

